

電磁學

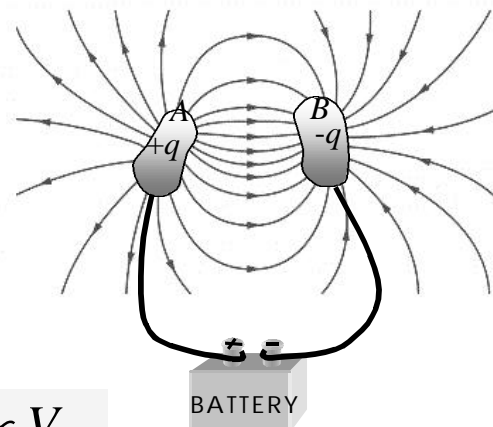
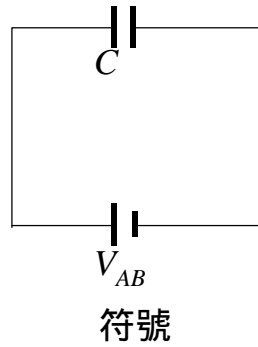
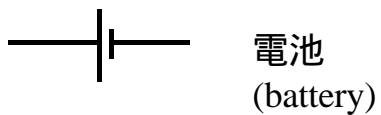
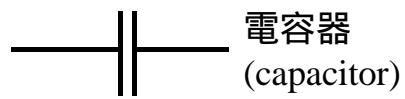
電容、電阻與電路(Capacitance, Resistance and Circuits)

- 電容與電能之儲存
- 電流與電阻
- 簡易電路
- 電容之充放電

電容與電能之儲存

電容之定義與計算

(1) 定義



$$V_{AB} = V_A - V_B$$

$$q \propto V_{AB}$$

中興大學物理系 孫允武

電容、電阻與電路-1

電磁學

定義電容(capacitance)

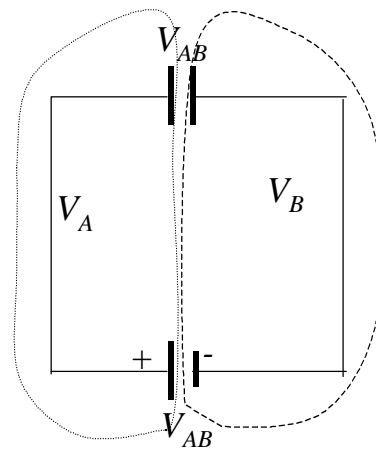
$$q = CV_{AB}, \quad C \equiv \frac{q}{V_{AB}}$$

單位 $\left[\frac{C}{V} \right] \equiv [farad] \equiv [F]$ (法拉)

(2) 電容的計算

一般計算步驟：

1. 令正負電極各帶電 $+q$ 及 $-q$ ；
2. 計算所產生之電場 E (利用高斯定律)；
3. 計算正極與負極間之電位差 V (路徑積分- $E \cdot ds$)；
4. $C = q/V$ 。



中興大學物理系 孫允武

電容、電阻與電路-2

電磁學

例題 平行導電板電容(a parallel-plate capacitor)

假如導電板的寬度遠大於 d ，我們可以假設電場是均勻的，而忽略邊緣的效應。

由高斯定律 $\epsilon_0 \oint \mathbf{E} \cdot d\mathbf{A} = q = \epsilon_0 EA$

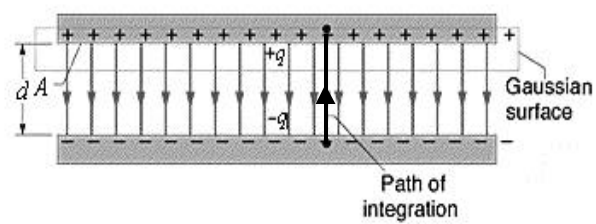
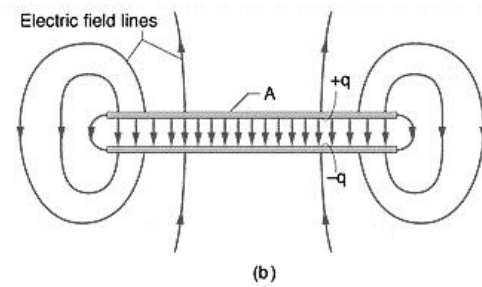
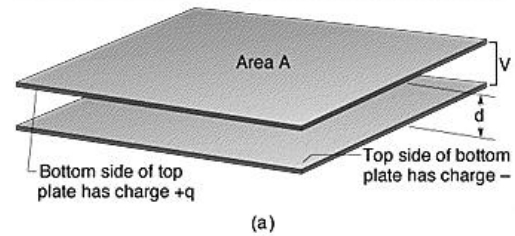
$$E = \frac{q}{\epsilon_0 A}$$

由圖中所示之路徑由下電板積分到上電板表面可得

$$V = -\int_0^d \mathbf{E} \cdot d\mathbf{s} = -\int_0^d (-Eds) = \int_0^d Eds$$

$$= \int_0^d \frac{q}{\epsilon_0 A} ds = \frac{qd}{\epsilon_0 A}$$

$$C = \frac{q}{V} = \epsilon_0 \frac{A}{d}$$



中興大學物理系 孫允武

電容、電阻與電路—3

電磁學

單位面積的電容可寫為

$$C' = \frac{C}{A} = \frac{\epsilon_0}{d}$$

注意 ϵ_0 的單位： $\epsilon_0 = 8.85 \times 10^{-12} \text{ C}^2/\text{Nm}^2 = 8.85 \times 10^{-12} \text{ F/m} = 8.85 \text{ pF/m}$

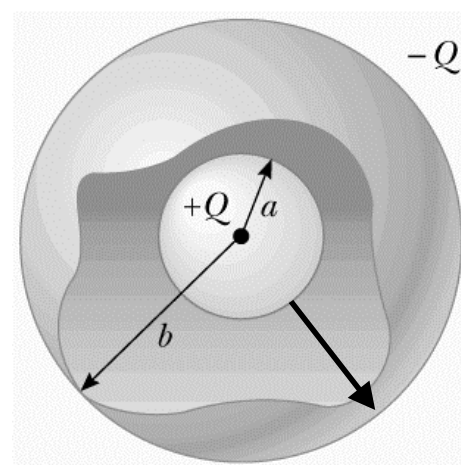
假如 $d=1\text{mm}$ ，單位面積的電容為 $8.85 \times 10^3 \text{ pF/m}^2 = 8.85 \text{ nF/m}^2$
1F電容需面積 $(1/8.85 \times 10^{-9}) \text{ m}^2 \sim 10^8 \text{ m}^2!!$

例題 球形電容(a spherical capacitor)

$$\epsilon_0 \oint \mathbf{E} \cdot d\mathbf{A} = Q = \epsilon_0 EA = \epsilon_0 E 4\pi r^2$$

$$\mathbf{E} = \frac{Q}{4\pi \epsilon_0 r^2} \hat{\mathbf{r}}$$

$$V = -\int_{-}^{+} \mathbf{E} \cdot d\mathbf{s} = \int_{+}^{-} \mathbf{E} \cdot d\mathbf{s}$$



中興大學物理系 孫允武

電容、電阻與電路—4

電磁學

$$\begin{aligned}
 V &= -\int_{-}^{+} \mathbf{E} \cdot d\mathbf{s} = \int_{+}^{-} \mathbf{E} \cdot d\mathbf{s} = \int_a^b \frac{Q}{4\pi\epsilon_0 r^2} dr \\
 &= -\frac{Q}{4\pi\epsilon_0} \frac{1}{r} \Big|_a^b = \frac{Q}{4\pi\epsilon_0} \left(\frac{1}{a} - \frac{1}{b} \right) = \frac{Q}{4\pi\epsilon_0} \frac{b-a}{ab} \\
 C &= \frac{Q}{V} = 4\pi\epsilon_0 \frac{ab}{b-a}
 \end{aligned}$$

單一導電球的電容

我們可以假想另一極在無窮遠處，即 $b \rightarrow \infty$ ， $a=R$

$$C = 4\pi\epsilon_0 \frac{a}{1 - a/b} \rightarrow 4\pi\epsilon_0 R$$

中興大學物理系 孫允武

電容、電阻與電路一-5

電磁學

例題 同軸電纜(coaxial cable)之電容

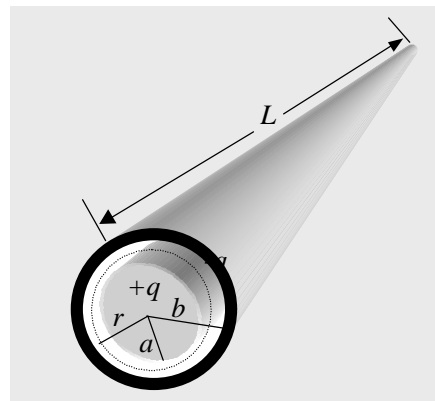
$$\epsilon_0 \oint \mathbf{E} \cdot d\mathbf{A} = q = \epsilon_0 E 2\pi r L$$

$$E = \frac{q}{2\pi\epsilon_0 L r}$$

$$\begin{aligned}
 V &= -\int_{-}^{+} \mathbf{E} \cdot d\mathbf{s} = \int_{+}^{-} \mathbf{E} \cdot d\mathbf{s} = \int_a^b \frac{q}{2\pi\epsilon_0 L r} dr = \frac{q}{2\pi\epsilon_0 L} \ln r \Big|_a^b \\
 &= \frac{q}{2\pi\epsilon_0 L} \ln\left(\frac{b}{a}\right) \\
 C &= \frac{q}{V} = 2\pi\epsilon_0 \frac{L}{\ln\left(\frac{b}{a}\right)}
 \end{aligned}$$

單位長度的電容

$$C' = \frac{C}{L} = \frac{2\pi\epsilon_0}{\ln\left(\frac{b}{a}\right)}$$



中興大學物理系 孫允武

電容、電阻與電路一-6

電磁學

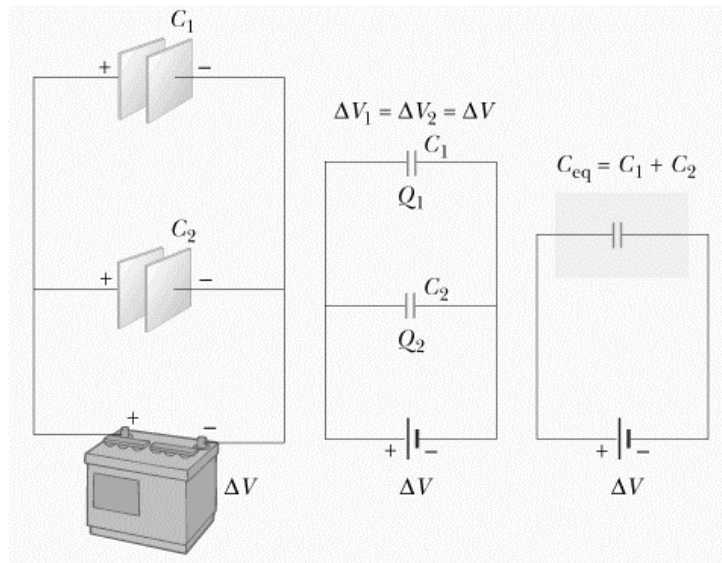
(3) 電容之並聯(in parallel)與串聯(in series)

(a) 電容之並聯(capacitors in parallel)

並聯之電容器具有相同之電位差，
即

$$\begin{aligned} \Delta V_1 = \Delta V_2 = \Delta V_3 = \dots = \Delta V \\ Q_1 = C_1 \Delta V_1, \quad Q_2 = C_2 \Delta V_2, \\ Q_3 = C_3 \Delta V_3, \dots \end{aligned}$$

$$\begin{aligned} Q = Q_1 + Q_2 + Q_3 + \dots = \sum Q_i \\ = C_1 \Delta V_1 + C_2 \Delta V_2 + C_3 \Delta V_3 + \dots \\ = \sum C_i \Delta V_i = \Delta V \sum C_i \end{aligned}$$



$$C_{eq} = \frac{Q}{\Delta V} = C_1 + C_2 + C_3 + \dots = \sum C_i$$

中興大學物理系 孫允武

電容、電阻與電路一-7

電磁學

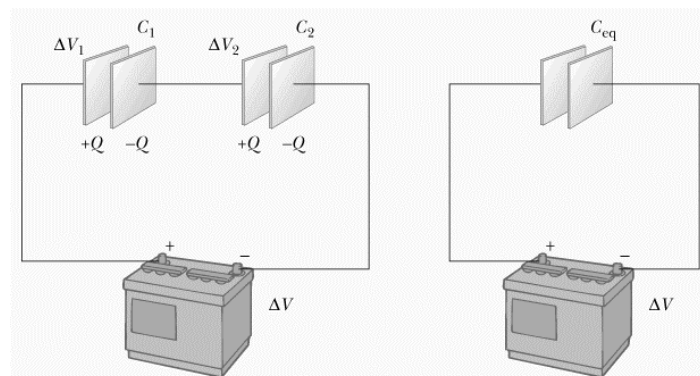
(b) 電容之串聯(capacitors in series)

串聯之電容器之總電位差為個別電容兩端電位差之和，且每一電容器之帶電量均相同。

$$Q_1 = Q_2 = Q_3 = \dots = Q$$

$$\Delta V = \Delta V_1 + \Delta V_2 + \Delta V_3 + \dots = \frac{Q}{C_1} + \frac{Q}{C_2} + \frac{Q}{C_3} + \dots = \frac{Q}{C_{eq}}$$

$$\begin{aligned} \frac{1}{C_{eq}} = \frac{1}{C_1} + \frac{1}{C_2} + \frac{1}{C_3} + \dots \\ = \sum \frac{1}{C_i} \end{aligned}$$

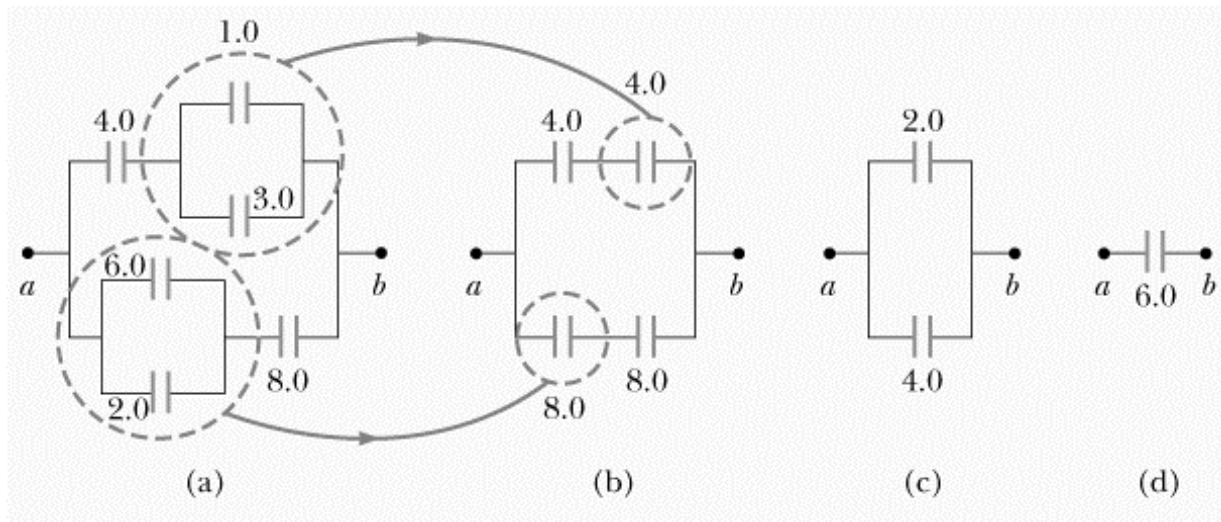


中興大學物理系 孫允武

電容、電阻與電路一-8

電磁學

例題



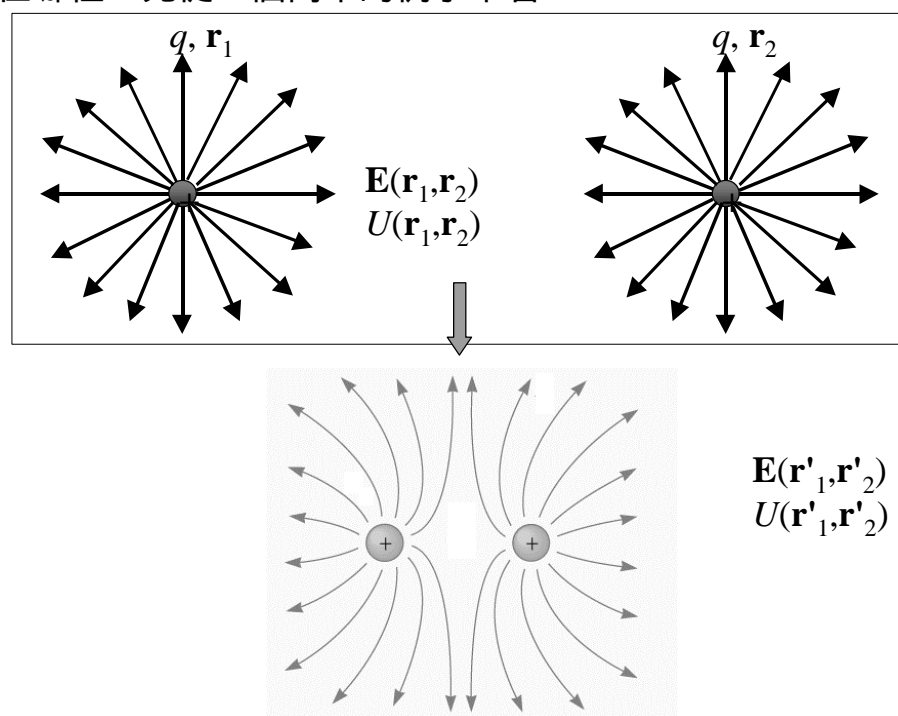
中興大學物理系 孫允武

電容、電阻與電路一-9

電磁學

電能之儲存

(1) 電能儲存在哪裡？先從一個簡單的例子來看：



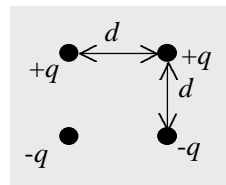
中興大學物理系 孫允武

電容、電阻與電路一-10

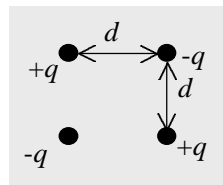
電磁學

前後電場分布不同而已，帶電體本身結構不變，因此可推知位能之變化來自電場的分布不同，即電位能是儲存在電場(所在的空間)之中！！

再看一個例子



和



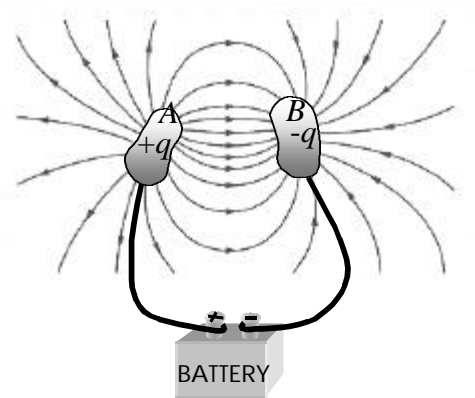
能量不同，

和形成之次序無關，和排列位置有關，而排列位置影響到電場的分布。

(2) 電容所儲存之電能

考慮 dq 由 B 導體移至 A 導體，外界做功 Vdq ，即
 $dU = Vdq$

$$U = \int dU = \int_0^Q Vdq = \int_0^Q \frac{q}{C} dq = \frac{1}{2} \frac{Q^2}{C}$$



中興大學物理系 孫允武

電容、電阻與電路一-11

電磁學

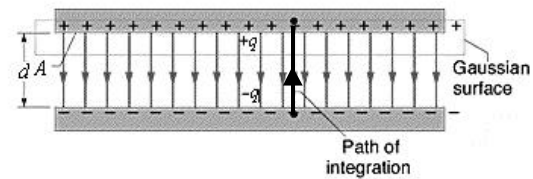
$$U = \frac{1}{2} \frac{Q^2}{C} = \frac{1}{2} CV^2$$

(3) 電能密度與電場

電能密度與電場強度有關，即空間中儲存之電能密度是當地電場強度的函數。下面我們利用簡單的平行板電容導出此關係函數。

$$E = \frac{S}{\epsilon_0} = \frac{q}{A\epsilon_0}, \quad C = A \frac{\epsilon_0}{d}$$

$$U = \frac{1}{2} \frac{q^2}{C} = \frac{1}{2} \frac{d}{A\epsilon_0} (AE\epsilon_0)^2 = \frac{1}{2} \epsilon_0 E^2 (Ad)$$



$$u = \frac{1}{2} \epsilon_0 E^2$$

此公式適用於真空中之任意電場分布。

u 為電能密度，單位為 $[J/m^3]$ ，和電場強度的平方成正比。

中興大學物理系 孫允武

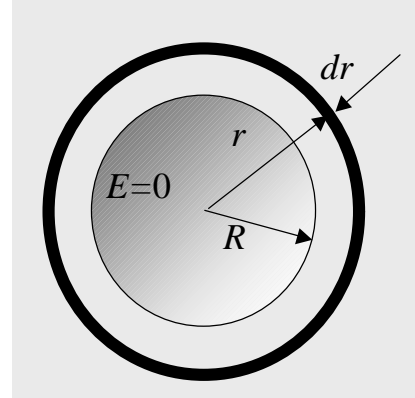
電容、電阻與電路一-12

電磁學

例題

考慮一帶電之球形導體

$$\begin{aligned} \mathbf{E} &= \left(\frac{q}{4\pi\epsilon_0 r^2} \right) \hat{\mathbf{r}} \\ u &= \frac{1}{2} \epsilon_0 \left(\frac{q}{4\pi\epsilon_0 r^2} \right)^2 \\ U &= \int_{r>R} u du = \int_R^\infty \frac{1}{2} \epsilon_0 \left(\frac{q}{4\pi\epsilon_0 r^2} \right)^2 4\pi r^2 dr \\ &= \int_R^\infty \frac{1}{2} \left(\frac{q^2}{4\pi\epsilon_0} \right) \frac{dr}{r^2} = \frac{q^2}{8\pi\epsilon_0 R} \end{aligned}$$



另解

$$\begin{aligned} C &= 4\pi R \epsilon_0 \\ U &= \frac{1}{2} \frac{q^2}{C} = \frac{q^2}{8\pi\epsilon_0 R} \end{aligned}$$

中興大學物理系 孫允武

電容、電阻與電路一-13

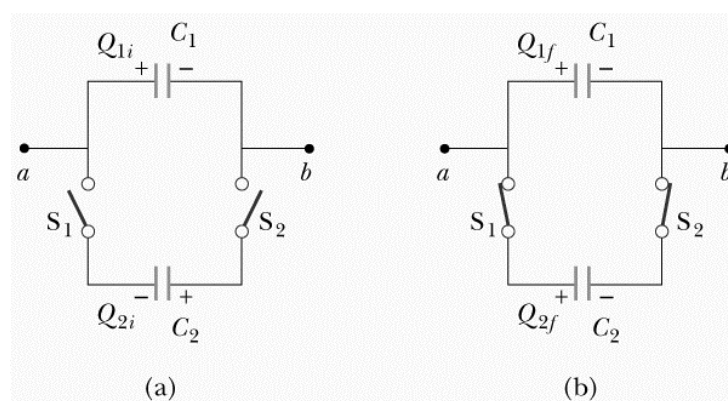
電磁學

例題

Two capacitors C_1 and C_2 (where $C_1 > C_2$) are charged to the same initial potential difference ΔV_i , but with opposite polarity. The charged capacitors are removed from the battery, and their plates are connected as shown in Figure a. The switches S_1 and S_2 are then closed, as shown in Figure b. (a) Find the final potential difference ΔV_f between a and b after the switches are closed. (b) Find the total energy stored in the capacitors before and after the switches are closed and the ratio of the final energy to the initial energy.

(a)

$$\begin{aligned} Q_{1i} &= C_1 \Delta V_i & Q_{2i} &= -C_2 \Delta V_i \\ Q &= Q_{1i} + Q_{2i} = (C_1 - C_2) \Delta V_i \\ &= Q_{1f} + Q_{2f} \\ Q_{1f} &= C_1 \Delta V_f & Q_{2f} &= C_2 \Delta V_f \\ Q_{1f} : Q_{2f} &= C_1 : C_2 \end{aligned}$$



中興大學物理系 孫允武

電容、電阻與電路一-14

電磁學

$$Q_{1f} = Q \left(\frac{C_1}{C_1 + C_2} \right) \quad Q_{2f} = Q \left(\frac{C_2}{C_1 + C_2} \right)$$
$$\Delta V_f = \frac{Q_{1f}}{C_1} = \frac{Q_{2f}}{C_2} = \frac{Q}{C_1 + C_2} = \left(\frac{C_1 - C_2}{C_1 + C_2} \right) \Delta V_i$$

(b)

$$U_i = \frac{1}{2} C_1 (\Delta V_i)^2 + \frac{1}{2} C_2 (\Delta V_i)^2 = \frac{1}{2} (C_1 + C_2) (\Delta V_i)^2$$
$$U_f = \frac{1}{2} \frac{Q^2}{C_1 + C_2} = \frac{1}{2} \frac{(C_1 - C_2)^2 (\Delta V_i)^2}{C_1 + C_2}$$
$$\frac{U_f}{U_i} = \left(\frac{C_1 - C_2}{C_1 + C_2} \right)^2$$